1．CPU、内存和输入输出接口合在一起构成的子系统称为\_\_\_\_\_\_\_\_\_\_\_\_\_。

2．串行总线主要用于主机与\_\_\_\_\_\_\_\_\_\_\_\_\_之间的数据传输。

3. 若地址总线为A15(高位)～A0(低位)，若用1KB的存储芯片组成8KB存储器，则加在各存储芯片上的地址线是\_\_\_\_\_\_\_\_\_\_\_。

4. I/O接口按数据传送的控制方式分为程序型接口和 。

5．采用直接寻址方式，则操作数在\_\_\_\_\_\_\_\_\_\_\_\_\_中。

6. 计算机中各种指令的集合称为\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

7．在CPU中，指令寄存器IR用来存放\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

8．中断屏蔽字的作用是暂停对\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_的响应。

9．采用异步控制的目的是提高\_\_\_\_\_\_\_\_\_\_\_\_的效率。

10．CPU响应DMA请求的时间是必须在一个\_\_\_\_\_\_\_\_周期结束后。

1. 主机 2. 低速外部设备 3. A9~A0 4. DMA型接口

5. 主存储器 6. 指令系统 7. 当前正在执行的指令

8. 对某些中断 9. 指令执行 10. 总线

11. 层次化的存储器系统一般分为三级： 、 主存、辅存。

12. 层次化存储器结构的设计是依据 原理。

13. 虚拟存储器主要用于解决计算机中主存储器的 问题。

14. 一片容量为16k×32的SRAM存储器芯片，地址线有14条，数据线有32 条，地址范围从00016到 。

15．连接计算机各功能部件并传输信息的是 。

16. 程序控制方式包括程序查询方式和 方式。

17. 某机指令字长24位，共能完成130种操作，采用单地址格式可直接寻址的范围是 。

18．运算器中主要包括一个算术逻辑运算部件，此外还有一些 。

19．连续两次启动访问存储器操作之间必须间隔的时间称为 。

20. 在用微程序实现的控制器中，微操作命令可采用 和编码控制两种控制方式。

11. Cache 12. 访问 13. 容量不足 14. 400FH 15. 总线

16. 程序中断 17. 0000H~FFFFH 18. 相关寄存器 19. 存取周期 20. 直接控制

21．1MB等于 字节。

22．计算机系统中的主存储器是用来存放\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

23．一片容量为1024×4的SRAM存储器芯片，地址线有\_\_\_\_\_\_\_\_\_条。

24．存储器的传输速率是指单位时间内所能传输的\_\_\_\_\_\_\_\_。

25．cache 是一种高速存储器，是为了解决CPU和主存之间\_\_\_\_\_\_\_\_\_\_不匹配而采用的一项重要技术。

26．将11010.10010112转换成十六进制的结果是\_\_\_\_\_\_\_\_\_\_\_\_ 。

27．指令操作码字段表征指令的性质，而地址码字段指示\_\_\_\_\_\_\_\_\_\_\_\_\_。

28．计算机系统中的存储器可分为主存和外存，必须将指令放在 。

29. I/O设备的编址方式可以分为独立编址方式和 方式两种类型。

30. 程序控制方式包括中断式和 方式。

21. 1024 22. 程序和数据 23. 10 24. 数据量 25. 速度

26. 1A.96 27. 指令操作的对象 28. 主存 29. 存储器统一编址 30. 直接程序控制

31．“总线忙”信号由\_\_\_\_\_\_\_\_\_\_\_\_\_的设备建立。

32.专门用于主机系统与外设之间互连的总线称为\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

33.主存储器和CPU之间增加高速缓冲存储器的目的是解决主存和CPU 之间的\_\_\_\_\_\_\_\_\_\_\_\_问题。

34.对I/O数据传送的控制方式，可分为程序直接控制方式、\_\_\_\_\_\_\_\_\_\_\_\_\_\_、DMA方式、通道控制方式。

35.当采用双符号位时，发生负溢出的特征是双符号位为\_\_\_\_\_\_\_\_\_\_\_\_\_。

36.汉字的输入码、\_\_\_\_\_\_\_\_\_\_\_\_、字型码是计算机用于汉字输入、内部处理、输出三种不同用途的编码。

37.RISC是指\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

38.从一条指令的启动到下一条指令的启动的间隔时间称为\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

39.从控制存储器中读取一条微指令并执行相应操作的时间叫\_\_\_\_\_\_\_\_\_\_\_\_\_。

40.在微程序控制方式中，一条机器指令通常对应\_\_\_\_\_\_\_\_\_\_\_\_。

31. 获得总线控制权 32. I/O总线 33. 速度不匹配问题 34. 程序中断方式 35. 10 36. 汉字机内码 37. 精简指令系统计算机 38. 指令周期 39. 微周期 40. 一段微程序

41．存储\_\_\_\_\_\_\_\_并按地址顺序执行，这是冯•诺依曼型计算机的工作原理。

42．计算机的主机由运算器、控制器和\_\_\_\_\_\_\_\_\_\_组成。

43．衡量总线性能的重要指标是总线带宽，它定义为总线本身所能达到的最高\_\_\_\_\_\_\_\_\_。

44．CPU能直接访问\_\_\_\_\_\_\_\_\_\_和内存，但不能直接访问磁盘和光盘。

45．形成指令地址的方式，称为\_\_\_\_\_\_\_\_\_\_\_方式，有顺序寻址和跳跃寻址。

46．每条指令必须包含两个基本部分：操作码和\_\_\_\_\_\_\_\_\_\_。

47. 专门用来存放现行指令的寄存器是\_\_\_\_\_\_\_\_\_\_\_\_\_\_，当指令一旦从主存取出，就存放在其中，以便在指令执行过程中，完成一条指令的全部功能控制。

48. CISC的中文含义是\_\_\_\_\_\_\_\_\_\_\_\_\_\_。

49．CPU从存储器取出一条指令并执行这条指令的时间和称为\_\_\_\_\_\_\_\_\_\_\_。

50．微程序设计技术是利用\_\_\_\_\_\_\_\_方法设计操作控制的一门技术。

41. 程序 42.存储器 43. 数据传输率 44. Cache 45. 指令寻址

46. 操作数（或地址码） 47. 指令寄存器 48. 复杂指令系统计算机

49. 指令周期 50. 软件（或程序）

51.微型计算机的ALU部件是包含在 之中。

52.软件系统包括：\_\_\_\_\_\_\_\_\_\_\_\_\_和应用软件。

53.接口与系统总线及外设之间均采用 总线连接。

54．按照传输数据格式不同划分，总线数据通信方式可分为串行总线和\_\_\_\_\_\_\_\_\_\_\_\_\_两类。

55.内存储器是计算机系统中的 装置，用来存放程序和数据。

56．动态RAM芯片容量为16K×1位，要构成32K字节的RAM存贮器，需要该芯片 片。

57.对I/O数据传送的控制方式，可分为程序直接控制方式、程序中断方式、DMA方式、\_\_\_\_\_\_\_\_\_\_\_\_\_\_ 。

58.对于R进制数来说，其基数（能使用的数字符号个数）是R，能使用的最小数字符号是 。

59.在计算机内部，一切信息的存取、处理和传送都是以 形式进行的。

60.如果 [X]补=11110011，则[-X]补是\_\_\_\_\_\_\_\_\_\_\_\_\_。

51. CPU 52. 系统软件 53. 并行 54. 并行总线

55. 存储（记忆） 56. 16 57. I/O通道方式

58. 0 59. 二进制 60. 0000 1101

61. 运算器的两个主要功能是算术运算、\_\_\_\_\_\_\_\_\_\_\_。

62．数控机床是计算机在\_\_\_\_\_\_\_\_\_\_\_\_方面的应用。

63. PCI总线采用集中式仲裁方式，每一个PCI设备都有独立的总线请求和总线授权两条信号线与\_\_\_\_\_\_\_\_\_\_\_相连。

64. 闪速存储器特别适合于便携式微型计算机系统，被誉为\_\_\_\_\_\_\_\_\_\_\_而成为代替磁盘的一种理想工具。

65. 主存储器的性能指标主要是\_\_\_\_\_\_\_\_\_\_\_、存取时间、存储周期和存储器带宽。

66. 一片容量为16k×1的SRAM存储器芯片，地址线有 14 条，数据线有1 条，地址范围是\_\_\_\_\_\_\_\_\_\_。

67. 直接内存访问（DMA）方式中，DMA控制器从CPU完全接管对总线的控制，数据交换不经过CPU,而直接在内存和\_\_\_\_\_\_\_\_\_\_\_之间进行。

78．汉字的输入编码（或输入码）、\_\_\_\_\_\_\_\_\_\_\_\_、字模码是计算机用于汉字输入、内部处理、输出三种不同用途的编码。

69. 条件转移、无条件转移、转子程序、返主程序、中断返回指令都属于\_\_\_\_\_\_\_\_\_类指令。

70. 连续两次启动访问存储器操作之间必须间隔的时间称为\_\_\_\_\_\_\_\_\_\_。

61. 逻辑运算 62. 辅助制造 63. 总线仲裁器 64. 固态盘

65. 存储容量 66. 0000H~3FFFH 67. 外设 68. 汉字内码（或机内码） 69. 程序控制 70. 存取周期

71.在计算机术语中，将运算器和控制器合在一起称为\_\_\_\_\_\_\_\_\_。

72.通常计算机的更新换代以\_\_\_\_\_\_\_\_\_\_\_\_为依据。

73.微型计算机的发展通常以\_\_\_\_\_\_\_\_\_\_\_为技术标志。

74.计算机辅助制造的英文缩写是\_\_\_\_\_\_\_\_\_\_。

75.一个512K×8 位的存储器，其地址总线和数据总线的和是27根，其中地址总线为\_\_\_\_\_\_\_\_\_根。

76.Cache是指\_\_\_\_\_\_\_\_\_，主存和CPU之间增加Cache的目的是解决CPU与内存之间的速度匹配问题。

77.已知X=(-1021)10,则[X]补=\_\_\_\_\_\_\_\_\_\_\_。

78.已知 X=0.11011，Y= -0.10010，则 [X+Y]补=\_\_\_\_\_\_\_\_\_\_\_。

79.一台计算机所具有的各种机器指令的集合称为该计算机的\_\_\_\_\_\_\_\_\_。

80. CPU从主存取出一条指令并执行该指令的时间叫做指令周期，它常用若干个\_\_\_\_\_\_\_\_\_来表示, 它与微指令的执行周期相对应，而后者又包含若干个时钟周期。

71. CPU 72. 硬件 73. 字长 74. CAM 75. 19 76. 高速缓冲存储器 77. 100 0000 0011 78. 00 1001 79. 指令80. 机器周期